# Rec'd PCT/PTO 01 OCT 2004

19/509873 PCT/JP03/04235

# 日本国特許庁

JAPAN PATENT OFFICE

02.04.03

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

2002年 7月23日

NEC'D 05 JUN 2003

PCT

出願番号 Application Number:

特願2002-214258

[ ST.10/C ]:

[JP2002-214258]

出 願 人 Applicant(s):

旭化成株式会社

## PRIORITY DOCUMENT

WIFO

SUBMITTED OR TRANSMITTED IN COMPLIANCE WITH RULE 17.1(a) OR (b)

2003年 5月13日

特 許 庁 長 官 Commissioner, Japan Patent Office



【書類名】

特許願

【整理番号】

B02039

【提出日】

平成14年 7月23日

【あて先】

特許庁長官殿

【国際特許分類】

G01C 21/00

【発明者】

【住所又は居所】

静岡県富士市鮫島2番地の1 旭化成株式会社内

【氏名】

金山 裕一

【発明者】

【住所又は居所】

神奈川県厚木市岡田3050番地 旭化成株式会社内

【氏名】

疋田 浩一

【発明者】

【住所又は居所】

神奈川県厚木市岡田3050番地 旭化成株式会社内

【氏名】

山下 昌哉

【特許出願人】

【識別番号】

000000033

【氏名又は名称】

旭化成株式会社

【代理人】

【識別番号】

100066980

【弁理士】

【氏名又は名称】

森 哲也

【選任した代理人】

【識別番号】 100075579

【弁理士】

【氏名又は名称】 内藤 嘉昭

【選任した代理人】

【識別番号】 100103850

【弁理士】

【氏名又は名称】 崔 秀▲てつ▼

## 【手数料の表示】

【予納台帳番号】 001638

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9902179

【プルーフの要否】 要

【書類名】

明細書

【発明の名称】

傾斜角センサおよびその製造方法

【特許請求の範囲】

【請求項1】 表面にピエゾ抵抗が形成された撓み板と、

前記撓み板の一端で前記撓み板を支持する支持部材と、

前記撓み板の変位可能領域に配置された金属錘部材とを備えることを特徴とする傾斜角センサ。

【請求項2】 絶縁層上にシリコン層が形成されたSOI基板と

前記シリコン層下の絶縁層に形成された隙間領域と、

前記隙間領域上の前記シリコン層に形成されたピエゾ抵抗と、

前記隙間領域上の前記シリコン層上に配置された金属錘部材とを備えることを 特徴とする傾斜角センサ。

【請求項3】 前記撓み板または前記シリコン層は、前記ピエゾ抵抗の形成 領域にかけてくびれていることを特徴とする請求項1または2記載の傾斜角セン サ。

【請求項4】 ウェハ表面上の各チップ領域にピエゾ抵抗を2箇所以上形成する工程と、

前記ウェハ表面上の各チップ領域にパッドを形成する工程と、

前記ピエゾ抵抗およびパッドが形成されたウェハの裏面全体を均一に研削する 工程と、

四部の形成された支持基板を、前記ピエゾ抵抗の形成領域が前記凹部エッジ近 傍に位置するとともに、前記パッドが前記凹部内側に位置するように、前記ウェ ハの裏面に貼り合わせる工程と、

前記支持基板に貼り合わされた前記ウェハの各パッド上に金属錘部材を形成する工程と、

前記ピエゾ抵抗の形成領域がくびれるように、前記ウェハに開口部を形成する 工程と、

前記開口部が形成されたウェハをチップ状に切断する工程とを備えることを特徴とする傾斜角センサの製造方法。

【請求項 5 】 シリコン酸化膜を介してシリコンウェハ上に形成されたシリコン層上の各チップ領域にピエゾ抵抗を2箇所以上形成する工程と、

前記シリコン層上の各チップ領域にパッドを形成する工程と、

前記シリコン層上に形成された各パッド上に金属錘部材を形成する工程と、

前記ピエゾ抵抗の形成領域がくびれるように、前記シリコン層に開口部を形成 する工程と、

前記シリコン層に形成された開口部を介して前記シリコン酸化膜の一部をエッチングすることにより、前記ピエゾ抵抗の形成領域下および前記金属錘部材の形成領域下の前記シリコン酸化膜を除去する工程と、

前記シリコン酸化膜が除去されたウェハをチップ状に切断する工程とを備える ことを特徴とする傾斜角センサの製造方法。

【請求項6】 前記金属錘部材の形成は、電解メッキであることを特徴とする請求項4または5記載の傾斜角センサの製造方法。

## 【発明の詳細な説明】

### [0001]

#### 【発明の属する技術分野】

本発明は傾斜角センサおよびその製造方法に関し、特に、ピエゾ抵抗を用いた 傾斜角センサに適用して好適なものである。

### [0002]

#### 【従来の技術】

従来の傾斜角センサとしては、傾斜時の応力に起因するピエゾ抵抗の抵抗変化 に基づいて、傾斜角を測定する方法があった。

図23(a)は、従来の傾斜角センサの概略構成を示す斜視図、図23(b)は、従来の傾斜角センサの概略構成を示す断面図、図23(c)は、従来の傾斜角センサのピエゾ抵抗の部分を拡大して示す断面図である。

#### [0003]

図23において、シリコン基板201上には、ピエゾ抵抗Rが形成され、ピエ ゾ抵抗Rの配置領域には、ピエゾ抵抗Rが応力を受け易くするために、シリコン 基板201を裏面からエッチングして形成された変位部201cが設けられてい る。

また、シリコン基板201の周囲には、変位部201cを支持するための支持部201aが形成されるとともに、シリコン基板201の中央には、変位部201cを変形させるための錘部201bが形成されている。

### [0004]

ここで、支持部201a、錘部201bおよび変位部201cは、500μm 程度の厚みのシリコン基板201を、裏面から選択的にエッチングすることにより形成され、支持部201aと錘部201bとの間が変位部201cで架橋されるように構成される。

すると、錘部201bにかかる重力によって、図23(c)に示すように、変位部201cが変形し、ピエゾ抵抗Rに応力が加わる。そして、シリコン基板201が傾くと、錘部201bにかかる重力の方向が変化し、ピエゾ抵抗Rに加わる応力も変化するので、ピエゾ抵抗Rの抵抗値が変化する。

### [0005]

このため、ピエゾ抵抗Rの抵抗値の変化を検出することにより、傾斜角センサの傾きを求めることができる。

図24(a)は、従来の傾斜角センサのX、Y方向への加速時における各ピエソ抵抗の増減を示す図、図24(b)は、従来の傾斜角センサのZ方向への加速時における各ピエソ抵抗の増減を示す図である。

#### [0006]

図24(a)において、傾斜角センサがX、Y方向へ加速されると、X、Y方向への力FX、FYが錘部201bにかかり、錘部201bがX、Y方向に移動しようとする。このため、変位部201cが変形し、ピエゾ抵抗R1、R3には引張応力、ピエゾ抵抗R2、R4には圧縮応力が加わり、これらの応力に従って、ピエゾ抵抗R1~R4の抵抗値が増減する。

## [0007]

一方、図24(b)において、傾斜角センサが乙方向へ加速されると、乙方向への力F乙が錘部201bにかかり、錘部201bが乙方向に移動しようとする。このため、変位部201cが変形し、ピエゾ抵抗R2、R3には引張応力、ピ

エゾ抵抗R1、R4には圧縮応力が加わり、これらの応力に従って、ピエゾ抵抗 R1~R4の抵抗値が増減する。

#### [0008]

従って、これらのピエゾ抵抗R1~R4からなるホイートストンブリッジ回路 を形成することにより、傾斜角センサの傾きを求めることができる。

また、従来の傾斜角センサとしては、四隅をシリコンのばねで吊るした可動部分を持ち、固定部分との間にコンデンサを形成して、可動部分の移動による容量を化を測定する方法もある。

#### [0009]

## 【発明が解決しようとする課題】

しかしながら、図23の傾斜角センサでは、変位部201cを形成するために、500μm程度の厚みのシリコン基板を数十μm程度にまで選択的にエッチングする必要があり、製造工程が複雑化して、コストアップになるという問題があった。

### [0010]

また、図23の傾斜角センサでは、シリコン基板の裏面を選択的にエッチングして、支持部201a、錘部201bおよび変位部201cが形成されるため、傾斜角センサの構成が複雑化し、傾斜角センサが衝撃に弱くなるという問題もあった。

また、シリコンのばねを用いる方法では、ばねおよびコンデンサを1~2μm 程度の微細加工で形成する必要があり、コストアップになるとともに、衝撃にも 弱くなるという問題もあった。

#### [0011]

そこで、本発明の目的は、ピエゾ抵抗が形成された基板の裏面を選択的にエッチングすることなく、錘部材を形成することが可能な傾斜角センサおよびその製造方法を提供することである。

#### [0012]

## 【課題を解決するための手段】

上述した課題を解決するために、請求項1記載の傾斜角センサによれば、表面

にピエソ抵抗が形成された撓み板と、前記撓み板の一端で前記撓み板を支持する 支持部材と、前記撓み板の変位可能領域に配置された金属錘部材とを備えること を特徴とする。

### [0013]

これにより、ピエゾ抵抗が形成された基板の裏面を選択的にエッチングすることなく、撓み可能な状態でピエゾ抵抗を支持することが可能となるとともに、撓み板上に錘部材を設けた場合においても、錘部材の比重が大きくなるので、錘部材の体積の増大を抑制しつつ、既存のフリップチップ実装技術と容易に整合性をとることが可能となる。

## [0014]

このため、傾斜角センサの構成および製造工程を簡易化して、傾斜角センサの 小型・低コスト化を図ることが可能となるとともに、衝撃に対する耐性も向上さ せることが可能となる。

また、請求項2記載の傾斜角センサによれば、絶縁層上にシリコン層が形成されたSOI基板と、前記シリコン層下の絶縁層に形成された隙間領域と、前記隙間領域上の前記シリコン層に形成されたピエゾ抵抗と、前記隙間領域上の前記シリコン層上に配置された金属錘部材とを備えることを特徴とする。

#### [0015-]

これにより、ピエゾ抵抗が形成された基板の裏面を選択的にエッチングすることなく、錘部材を設けることが可能となるとともに、ピエゾ抵抗に応力が加わるように、ピエゾ抵抗が形成されたシリコン層を支持する場合においても、シリコン層を薄板化した後に、シリコン層を支持部材に貼り合わせる必要がなくなる。

このため、支持部材に貼り合わせるための強度を確保するために、シリコン層 の厚みを厚くする必要がなくなることから、シリコン層を効率よく撓ませて、ピエソ抵抗に効率よく応力がかかるようにすることが可能となるとともに、傾斜角 センサの構成を簡易化して、衝撃に対する耐性も容易に向上させることが可能となる。

#### [0016]

さらに、シリコン層上に配置される錘部材の比重を大きくすることが可能とな

ることから、錘部材の大きさを小さくして、傾斜角センサの小型化を図ることが 可能となる。

また、請求項3記載の傾斜角センサによれば、前記撓み板または前記シリコン層は、前記ピエゾ抵抗の形成領域にかけてくびれていることを特徴とする。

#### [0017]

これにより、撓み板の厚みを均一化した場合においても、撓み板を効率よく撓ませることが可能となり、傾斜角センサの小型・低コスト化を図りつつ、傾斜角センサの検出精度を容易に向上させることが可能となる。

また、請求項4記載の傾斜角センサの製造方法によれば、ウェハ表面上の各チップ領域にピエゾ抵抗を2箇所以上形成する工程と、前記ウェハ表面上の各チップ領域にパッドを形成する工程と、前記ピエゾ抵抗およびパッドが形成されたウェハの裏面全体を均一に研削する工程と、凹部の形成された支持基板を、前記ピエゾ抵抗の形成領域が前記凹部エッジ近傍に位置するとともに、前記パッドが前記凹部内側に位置するように、前記ウェハの裏面に貼り合わせる工程と、前記支持基板に貼り合わされた前記ウェハの各パッド上に金属錘部材を形成する工程と、前記ピエゾ抵抗の形成領域がくびれるように、前記ウェハに開口部を形成する工程と、前記ピエゾ抵抗の形成領域がくびれるように、前記ウェハに開口部を形成する工程と、前記開口部が形成されたウェハをチップ状に切断する工程とを備えることを特徴とする。

#### [0018]

これにより、ピエゾ抵抗が形成されたウェハの裏面を選択的にエッチングする ことなく、ピエゾ抵抗を支持するための支持部を形成することが可能となるとと もに、ウェハと支持基板の貼り合わせを1回行なうだけで、ピエゾ抵抗を支持す るための支持部を複数のチップに対して一括して形成することができる。

また、ピエゾ抵抗が形成されたウェハの裏面を選択的にエッチングすることなく、比重の大きな錘部材をウェハ上に形成することが可能となるとともに、ピエ ゾ抵抗の形成領域にくびれを設けることが可能となり、ウェハの厚みを均一化したまま、ピエゾ抵抗の形成領域を効率よく撓ませることが可能となる。

## [0019]

このため、錘部材の小型化を図りつつ、傾斜角センサの製造工程を簡易化して

、傾斜角センサの小型・低コスト化を図ることが可能となるとともに、傾斜角センサの検出精度を容易に向上させることが可能となる。

また、請求項5記載の傾斜角センサの製造方法によれば、シリコン酸化膜を介してシリコンウェハ上に形成されたシリコン層上の各チップ領域にピエゾ抵抗を2箇所以上形成する工程と、前記シリコン層上の各チップ領域にパッドを形成する工程と、前記シリコン層上に形成された各パッド上に金属錘部材を形成する工程と、前記ピエゾ抵抗の形成領域がくびれるように、前記シリコン層に開口部を形成する工程と、前記シリコン層に形成された開口部を介して前記シリコン酸化膜の一部をエッチングすることにより、前記ピエゾ抵抗の形成領域下および前記金属錘部材の形成領域下の前記シリコン酸化膜を除去する工程と、前記シリコン酸化膜が除去されたウェハをチップ状に切断する工程とを備えることを特徴とする。

#### [0020]

これにより、薄板化されたシリコン層を支持部材に貼り合わせることなく、薄板化されたシリコン層を支持することが可能となり、ピエゾ抵抗が形成されたシリコン層を効率よく撓ませることが可能となる。

また、ピエゾ抵抗が形成されたウェハの裏面を選択的にエッチングすることなく、比重の大きな錘部材をウェハ上に形成することが可能となり、錘部材の小型化を図りつつ、錘部材を容易に形成することが可能となる。

#### [0021]

このため、傾斜角センサの製造工程を簡易化して、傾斜角センサの小型・低コスト化を図ることが可能となるとともに、傾斜角センサの検出精度を容易に向上させることが可能となる。

また、請求項6記載の傾斜角センサの製造方法によれば、前記金属錘部材の形成は、電解メッキであることを特徴とする。

#### [0022]

これにより、錘部材をウェハから剥がれにくくすることができ、衝撃に対する 耐性を向上させることが可能となる。

また、比重の大きな錘部材を複数のチップに対して一括して形成することが可

能となり、傾斜角センサの製造工程を簡易化して、コストを下げることが可能となる。

## [0023]

### 【発明の実施の形態】

以下、本発明の実施形態に係る傾斜角センサおよびその製造方法について図面 を参照しながら説明する。

図1 (a)は、本発明の第1実施形態に係る傾斜角センサの構成を示す平面図、図1 (b)は、図1 (a)のA1-A1線で切断した断面図である。

#### [0024]

図1において、シリコン基板2の表面上には、ピエゾ抵抗R1、R2およびA1パッドP1~P3が形成されるとともに、ピエゾ抵抗R1、R2とA1パッドP1~P3を接続する配線H1が形成されている。

また、シリコン基板 2 の表面上には、A 1 パッド 3 を介して半田バンプ 4 が形成されるとともに、シリコン基板 2 は、撓み可能な厚みまで裏面が均一に研削され、さらに、ピエゾ抵抗 R 1、R 2 の配置領域に対応して、くびれ 2 a が形成されている。

## [0025]

また、シリコン基板2の裏面には、凹部1 a が形成された支持部材1が設けられ、シリコン基板2の一端が裏面から支持されるともに、支持部材1は、ピエゾ抵抗R1、R2の形成領域が凹部1 a のエッジ近傍に位置し、半田バンプ4が凹部1 a 上に位置するように配置されている。

これにより、ピエゾ抵抗R1、R2が形成されたシリコン基板2の裏面を選択的にエッチングすることなく、撓み可能な状態でシリコン基板2を支持することが可能となるとともに、既存のフリップチップ実装技術との整合性をとりつつ、 錘部材の比重を容易に増大させて、錘部材の縮小化を図ることが可能となる。

#### [0026]

このため、傾斜角センサの構成および製造工程を簡易化して、傾斜角センサの 小型・低コスト化を図ることが可能となるとともに、衝撃に対する耐性も向上さ せることが可能となる。 図2(a)、(b)は、本発明の第1実施形態に係る傾斜角センサの動作を示す断面図、図2(c)は、図1(a)のピエゾ抵抗R1、R2の結線構成を示す回路図である。

#### [0027]

図2(a)において、図1の傾斜角センサを動作させる場合、半田バンプ4が 下側に向くように、傾斜角センサを配置する。

そして、半田バンプ4を下に向けた状態では、半田バンプ4が重力Wで下向きに引っ張られるが、支持部材1を水平に保つと、重力Wは、半田バンプ4にかかる乙軸方向成分の力Fzと一致する。

#### [0028]

このため、シリコン基板2の端部には、半田バンプ4を介して乙軸方向成分のカFz=Wがかかる。

ここで、シリコン基板2は、撓み可能な厚みまで裏面が均一に研削されているので、乙軸方向成分の力Fz=Wがシリコン基板2の端部にかかると、シリコン基板2は乙軸方向に撓んだ状態で安定する。

## [0029]

次に、図2(b)において、支持部材1がY軸回りに傾くと、半田バンプ4にかかるZ軸方向成分の力Fzが減少する一方で、X軸方向成分の力Fxが生じ、結果として、支持部材1とシリコン基板2との間の間隔がより広がることになり、シリコン基板2のZ軸方向の撓み量が大きくなる。

この結果、ピエゾ抵抗R1、R2にかかる応力が変動し、この応力の変動に従って、ピエゾ抵抗R1、R2の抵抗値が増減する。

## [0030]

ここで、図2(c)に示すように、ピエゾ抵抗R1、R2は直列接続され、端子P2は、ピエゾ抵抗R1、R2をそれぞれ介して端子P1、P3に接続されている。

そして、端子P1、P3間に電圧Eを印加し、端子P2、P3間の電圧V1を 検出することにより、Y軸回りの傾斜角を求めることができる。

## [0031]

図3(a)~図9(a)は、本発明の第1実施形態に係る傾斜角センサの製造工程を示す平面図、図3(b)~図9(b)および図10は、本発明の第1実施形態に係る傾斜角センサの製造工程を示す断面図である。

図3において、例えば、厚みが550μm程度で5インチ径のシリコン基板2 を用意する。

#### [0032]

そして、フォトリソグラフィー技術を用いて、ホウ素などの不純物をシリコン基板2に選択的にイオン注入することにより、シリコン基板2上の各チップ領域にピエゾ抵抗R1、R2を形成する。

そして、スパッタまたは蒸着などにより、A1膜をシリコン基板2全面に形成し、フォトリソグラフィー技術およびエッチング技術を用いてA1膜のパターニングを行なうことにより、シリコン基板2上の各チップ領域にA1パッド3、P1~P3および配線H1を形成する。

#### [0033]

ここで、シリコン基板2の各チップ領域の幅W1は、例えば、1.4mm、長さL1は、例えば、2.8mmとすることができ、これにより、5インチ径の1枚のシリコン基板2から、約3000個の傾斜角センサチップを得ることが可能となる。

次に、図4に示すように、粘着シートなどの保護フィルムをシリコン基板2上に貼り付け、シリコン基板2の厚みがT1になるまで、シリコン基板2の裏面全体を研削する。ここで、シリコン基板2の研削方法としては、例えば、CMP(化学的機械的研磨)やエッチングを用いることができる。また、シリコン基板2の厚みT1は、例えば、100μmとすることができ、これにより、シリコン基板2の撓みを可能としつつ、シリコン基板2が割れないような強度を維持することができる。

#### [0034]

次に、図5に示すように、凹部1 a が形成されたガラス基板1をシリコン基板2の裏面に貼り合わせる。ここで、ガラス基板1をシリコン基板2に貼り合わせる場合、凹部1 a を、シリコン基板2側に向き合わせる。そして、ピエゾ抵抗R

1、R2の形成領域が凹部1 a のエッジ近傍に位置し、半田バンプ4が凹部1 a 上に位置するように、ガラス基板1を配置する。<sup>,</sup>

#### [0035]

この際、ガラス基板1として、ナトリウムガラスのようなイオン移動度に高いガラスを用いることができ、シリコン基板2との間に1KV程度の高電圧を加え、ガラス基板1とシリコン基板2との陽極接合を行なうことにより、選択的に強い接合力を得ることができる。

このため、凹部1 a は、空洞のままの状態でもよいが、陽極接合されない通常のガラスや樹脂などの埋め込み部材を充填し、ガラス基板1の表面を平坦化してもよい。

### [0036]

次に、図6に示すように、ガラス基板1がシリコン基板2の裏面に貼り合わされると、シリコン基板2上に貼り付けられていた保護フィルムを剥がす。

そして、シリコン基板2上の各チップ領域に形成されたA1パッド3上に半田 バンプ4を形成する。

ここで、半田バンプ4の大きさC1は、例えば、O. 6~1. 2 mm程度とすることができ、半田バンプ4の高さH1は、例えば、O. 1~O. 4 mm程度とすることができる。

## [0037]

また、半田バンプ4の形成方法としては、例えば、電解メッキまたはスクホウ素印刷を用いることができ、これにより、シリコン基板2から取り出される全てのチップに対して、半田バンプ4を一括して形成することができ、製造工程を簡略化することができる。

また、半田バンプ4の比重は、ガラスやシリコンに比べて3倍以上度あるので、同じ錘効果を得る場合、半田バンプ4の体積を1/3以下にすることができ、 半田バンプ4の小型化を図ることが可能となる。

#### [0038]

次に、図7に示すように、フォトリソグラフィー技術およびエッチング技術を 用いて、半田バンプ4が形成されたシリコン基板2を選択的にエッチングするこ とにより、シリコン基板 2 にくびれ 2 a を形成するとともに、凹部 1 a 上のシリコン基板 2 が各チップごとに切り離されるようにする。

なお、シリコン基板2のエッチング方法としては、例えば、KOHを用いたウェットエッチングを用いることができる。

## [0039]

次に、図8に示すように、ガラス基板1に接合されたシリコン基板2をダイシングラインL1、L2に沿ってダイシングすることにより、半田バンプ4が表面に形成されるとともに、ガラス基板1で裏面が支持されたシリコン基板2をチップ状に切り出す。

次に、図9に示すように、半田バンプ4が表面に形成されるとともに、ガラス 基板1で裏面が支持されたシリコン基板2を、パッケージ6内にダイボンドする

## [0040]

そして、ワイヤボンディングを行なうことにより、パッケージ6に設けられた。 端子7とシリコン基板2上に形成されたA1パッドP1~P3とを金ワイヤ5で接続する。

次に、図10に示すように、パッケージ6に蓋8を接着することにより、傾斜 角センサを封止する。

## [0041]

これにより、シリコン基板2とガラス基板1との貼り合わせを1回行なうだけで、ピエゾ抵抗R1、R2が形成されたシリコン基板2の裏面を選択的にエッチングすることなく、撓み可能な状態でピエゾ抵抗R1、R2を支持するための支持部を複数のチップに対して一括して形成することが可能となる。

また、ピエゾ抵抗R1、R2が形成されたシリコン基板2の裏面を選択的にエッチングすることなく、比重の大きな半田バンプ4をシリコン基板2上に形成することが可能となるとともに、ピエゾ抵抗R1、R2の形成領域にくびれ2aを設けることが可能となり、シリコン基板2の厚みを均一化したまま、ピエゾ抵抗R1、R2の形成領域を効率よく撓ませることが可能となる。

### [0042]

このため、半田バンプ4の小型化を図りつつ、傾斜角センサの製造工程を簡易 化して、傾斜角センサの小型・低コスト化を図ることが可能となるとともに、傾 斜角センサの検出精度を容易に向上させることが可能となる。

なお、上述した第1実施形態では、ピエゾ抵抗R1、R2、A1パッド3、P1~P3および配線H1をシリコン基板2上に形成してから、シリコン基板2の裏面を研削し、そのシリコン基板2を凹部1aが形成されたガラス基板1に接合する方法について説明したが、研削する前のシリコン基板2を凹部1aが形成されたガラス基板1に接合し、そのシリコン基板2の表面を研削してから、ピエゾ抵抗R1、R2、A1パッド3、P1~P3および配線H1をシリコン基板2上に形成するようにしてもよい。

## [0043]

これにより、シリコン基板2の厚みT1が100μmと薄い状態で、シリコン基板2をガラス基板1に接合する必要がなくなり、シリコン基板2の取り扱いを容易に行うことが可能となる。

また、上述した第1実施形態では、シリコン基板2が撓みやすくするために、 くびれ2aを設けた例について説明したが、くびれ2aは必ずしも設けなくても よい。

## [0044]

また、上述した第1実施形態では、半田バンプ4の周囲のシリコン基板2を各チップごとに切り離すために、シリコン基板2をエッチングする方法について説明したが、ダイシングにより、半田バンプ4の周囲のシリコン基板2を各チップごとに切り離すようにしてもよい。

また、上述した第1実施形態では、半田バンプ4を各チップごとに1個づつ設 ける方法について説明したが、半田バンプ4を各チップごとに複数設けるように してもよい。

## [0045]

図11~図13は、本発明の一実施形態に係る傾斜角センサの半田バンプの製造工程の一例を示す断面図である。

図11(a)において、フォトリソグラフィー技術およびエッチング技術を用

いることにより、シリコン基板11上にA1パッド12a、12bを形成する。 次に、図11(b)に示すように、スパッタまたは蒸着により、A1パッド1 2a、12bが形成されたシリコン基板11上にUBM(Under Bump Metal)膜13を形成する。

## [0046]

次に、図11(c)に示すように、UBM膜13が形成されたシリコン基板1 1上にレジスト14を塗布し、フォトリソグラフィー技術を用いることにより、 半田バンプを形成する領域に開口部14aを形成する。

次に、図11(d)に示すように、UBM膜13をカソード電極として、電解 銅メッキを行うことにより、開口部14 aが形成されたUBM膜13上に電解銅 メッキ層15を形成する。

## [0047]

次に、図12(a)に示すように、UBM膜13をカソード電極として、電解 半田メッキを行うことにより、解銅メッキ層15上に電解半田メッキ層16を形 成する。

次に、図12(b)に示すように、酸素プラズマ処理を行うことにより、シリコン基板11上に形成されたレジスト14を除去する。

## [0048]

次に、図12(c)に示すように、電解半田メッキ層16が形成されたシリコン基板11の熱処理を行うことにより、電解半田メッキ層16を丸める。

次に、図13に示すように、ドライエッチングまたはウェットエッチングにより、電解半田メッキ層16の周りのUBM膜13を除去する。

これにより、シリコン基板11の裏面を選択的にエッチングすることなく、比重の大きな電解半田メッキ層16を複数のチップに対して一括して形成することが可能となり、傾斜角センサの製造工程を簡易化して、傾斜角センサのコストを下げることが可能となるとともに、錘部材を小型化して、傾斜角センサを小型化することが可能となる。

## [0049]

図14 (a) は、本発明の第2実施形態に係る傾斜角センサの構成を示す平面

図、図14 (b) は、図14 (a) のB1-B1線で切断した断面図である。

図14において、シリコン基板21上には、シリコン酸化膜20を介して単結 晶シリコン層22が形成されている。

そして単結晶シリコン層22の表面上には、ピエゾ抵抗R21、R22および A1パッドP21~P23が形成されるとともに、ピエゾ抵抗R21、R22と A1パッドP21~P23を接続する配線H21が形成されている。

#### [0050]

また、単結晶シリコン層22の表面上には、A1パッド23を介して半田バンプ24が形成されるとともに、単結晶シリコン層22には、ピエゾ抵抗R21、R22の配置領域に対応して、くびれ22aが形成されている。

また、半田バンプ24およびピエゾ抵抗R21、R22の配置領域に対応して、単結晶シリコン層22下のシリコン酸化膜20が部分的に除去され、残存するシリコン酸化膜20を支点として、単結晶シリコン層22が撓み可能な状態に保持されている。

#### [0051]

これにより、ピエゾ抵抗R21、R22を保持するシリコン基板21の裏面を 選択的にエッチングすることなく、撓み可能な状態でピエゾ抵抗R21、R22 を保持しつつ、錘部材を設けることが可能となる、

また、ピエゾ抵抗R21、R22に応力が加わるように、ピエゾ抵抗R21、R22が形成された単結晶シリコン層22を支持する場合においても、単結晶シリコン層22を薄く加工した後に、単結晶シリコン層22をシリコン基板21に貼り合わせる必要がなくなる。

#### [0052]

このため、シリコン基板21に貼り合わせるための強度を確保するために、単結晶シリコン層22の厚みを厚くする必要がなくなることから、単結晶シリコン層22の厚みが均一化されている場合においても、単結晶シリコン層22を効率よく撓ませて、ピエゾ抵抗R21、R22に効率よく応力をかけることが可能となるとともに、傾斜角センサの構成を簡易化して、衝撃に対する耐性も容易に向上させることが可能となる。

## [0053]

図15(a)~図21(a)は、本発明の第2実施形態に係る傾斜角センサの 製造工程を示す平面図、図15(b)~図21(b)および図22は、本発明の 第2実施形態に係る傾斜角センサの製造工程を示す断面図である。

図15において、例えば、シリコン酸化膜20を介し単結晶シリコン層22がシリコン基板21上に形成された5インチ径のSOI基板を用意する。ここで、単結晶シリコン層22の厚みT2は、例えば、50  $\mu$  m程度、シリコン酸化膜20の厚みT3は、例えば、2  $\mu$  m程度とすることができる。

## [0054]

なお、SOI基板としては、例えば、SIMOX基板またはレーザアニール基 板などを用いることができる。

次に、図16に示すように、フォトリソグラフィー技術を用いて、ホウ素などの不純物を単結晶シリコン層22に選択的にイオン注入することにより、単結晶シリコン層22上の各チップ領域にピエゾ抵抗R21、R22を形成する。

## [0055]

そして、スパッタまたは蒸着などにより、A1膜を単結晶シリコン層22全面に形成し、フォトリソグラフィー技術およびエッチング技術を用いてA1膜のパターニングを行なうことにより、単結晶シリコン層22上の各チップ領域にA1パッド23、P21~P23および配線H21を形成する。

ここで、単結晶シリコン層 22 の各チップ領域の幅W 2 は、例えば、1.0 m m、長さ L2 は、例えば、2.2 m m とすることができ、これにより、5 インチ径の 1 枚の S O I 基板から、約 5 O 0 0 個の傾斜角センサチップを得ることが可能となる。

## [0056]

次に、図17に示すように、単結晶シリコン層22上の各チップ領域に形成されたA1パッド23上に半田バンプ24を形成する。

ここで、半田バンプ24の大きさC2は、例えば、0.6~1.2 mm程度とすることができ、半田バンプ24の高さH2は、例えば、0.1~0.4 mm程度とすることができる。

## [0057]

また、半田バンプ24の形成方法としては、例えば、電解メッキまたはスクホウ素印刷を用いることができ、これにより、SOI基板から取り出される全てチップに対して、半田バンプ24を一括して形成することができ、製造工程を簡略化することができる。

また、半田バンプ24の比重は、ガラスやシリコンに比べて3倍以上度あるので、同じ錘効果を得る場合、半田バンプ24の体積を1/3以下にすることができ、半田バンプ24の小型化を図ることが可能となる。

#### [0058]

次に、図18に示すように、フォトリソグラフィー技術およびエッチング技術を用いて、半田バンプ24が形成された単結晶シリコン層22を選択的にエッチングすることにより、単結晶シリコン層22にくびれ22aを形成するとともに、半田バンプ24の周囲の単結晶シリコン層22が各チップごとに切り離されるようにする。

## [0059]

なお、単結晶シリコン層22のエッチング方法としては、例えば、KOHを用いたウェットエッチングを用いることができる。

次に、図19に示すように、単結晶シリコン層22にくびれ22aが形成されたSOI基板を弗酸などの薬液に浸し、単結晶シリコン層22が選択的に除去された部分を介して、シリコン酸化膜20を薬液に接触させる。

### [0060]

そして、薬液によりシリコン酸化膜20をエッチングしながら、単結晶シリコン層22の下方に薬液を回り込ませ、パットP21~P23が形成された単結晶シリコン層22の下方のシリコン酸化膜20を残しつつ、半田バンプ24が形成された単結晶シリコン層22の下方のシリコン酸化膜20を除去する。

これにより、半田バンプ24が形成された単結晶シリコン層22の下方に隙間20aを形成することができ、残存するシリコン酸化膜20を支点として単結晶シリコン層22が撓み可能な状態に、単結晶シリコン層22を保持することができる。

### [0061]

次に、図20に示すように、単結晶シリコン層22の下方に隙間20aが形成されたSOI基板をダイシングラインL11、L12に沿ってダイシングすることにより、半田バンプ24が表面に形成されるとともに、シリコン酸化膜20で裏面が支持された単結晶シリコン層22をチップ状に切り出す。

次に、図21に示すように、半田バンプ24が表面に形成されるとともに、シリコン酸化膜20で裏面が支持された単結晶シリコン層22を、パッケージ26内にダイボンドする。

### [0062]

そして、ワイヤボンディングを行なうことにより、パッケージ26に設けられた端子27と単結晶シリコン層22上に形成されたA1パッドP21~P23とを金ワイヤ25で接続する。

次に、図22に示すように、パッケージ26に蓋28を接着することにより、 傾斜角センサを封止する。

## [0063]

これにより、薄膜化された単結晶シリコン層22の貼り合わせを行うことなく、薄膜化された単結晶シリコン層22を支持することが可能となり、ピエゾ抵抗R21、R22が形成された単結晶シリコン層22を効率よく撓ませることが可能となる。

また、ピエゾ抵抗R21、R22を支持するシリコン基板21の裏面を選択的にエッチングすることなく、比重の大きな半田バンプ24を単結晶シリコン層2 2上に形成することが可能となり、半田バンプ24の小型化を図りつつ、半田バンプ24を容易に形成することが可能となる。

## [0064]

このため、傾斜角センサの製造工程を簡易化して、傾斜角センサの小型・低コスト化を図ることが可能となるとともに、傾斜角センサの検出精度を容易に向上させることが可能となる。

なお、上述した第2実施形態では、単結晶シリコン層22をシリコン酸化膜2 0で支持するために、SOI基板を用いる方法について説明したが、貼り合わせ 基板を用いるようにしてもよい。

#### [0065]

また、上述した第2実施形態では、単結晶シリコン層22が撓みやすくするために、くびれ22aを設けた例について説明したが、くびれ22aは必ずしも設けなくてもよい。

また、上述した第2実施形態では、半田バンプ24の周囲の単結晶シリコン層 22を各チップごとに切り離すために、単結晶シリコン層22をエッチングする 方法について説明したが、ダイシングにより、半田バンプ24の周囲の単結晶シ リコン層22を各チップごとに切り離すようにしてもよい。

## [0066]

また、上述した第2実施形態では、半田バンプ24を各チップごとに1個づつ 設ける方法について説明したが、半田バンプ24を各チップごとに複数設けるよ うにしてもよい。

また、上述した実施形態では、金属錘部材として半田バンプを例にとって説明 したが、金バンプを用いるようにしてもよい。

#### [0067]

また、上述した実施形態では、シリコン基板上にピエゾ抵抗を形成する方法について説明したが、Ge基板やInSb基板を用いるようにしてもよい。

また、上述した実施形態では、1軸の傾斜角センサを例に取って説明したが、 2軸の傾斜角センサに適用するようにしてもよい。

また、上述した傾斜角センサは、例えば、電子ペット、ロボット、ゲームコントローラなどのモーションセンサ、ゲーム機などの携帯端末の傾斜による画面操作装置、携帯端末用ナビゲーションシステム、傾斜・振動・感振などのモニタ装置などに利用することができる。

#### [0068]

また、上述した実施形態では、傾斜角センサについて説明したが、加速度センサに適用してもよい。

#### [0069]

#### 【発明の効果】

以上説明したように、本発明によれば、比重の大きな半田バンプを錘部材として用いることにより、錘部材の小型化を図りつつ、既存のフリップチップ実装技術と容易に整合性をとることが可能となり、傾斜角センサの小型・低コスト化を図ることが可能となるとともに、衝撃に対する耐性も向上させることが可能となる。

## 【図面の簡単な説明】

【図1】

図1 (a) は、本発明の第1実施形態に係る傾斜角センサの構成を示す平面図、図1 (b) は、図1 (a) のA1-A1線で切断した断面図である。

【図2】

図2(a)、(b)は、本発明の第1実施形態に係る傾斜角センサの動作を示す断面図、図2(c)は、図1(a)のピエゾ抵抗R1、R2の結線構成を示す回路図である。

【図3】

図3(a)は、本発明の第1実施形態に係る傾斜角センサの製造工程を示す平面図、図3(b)は、図3(a)のA2-A2線で切断した断面図である。

【図4】

図4(a)は、本発明の第1実施形態に係る傾斜角センサの製造工程を示す平面図、図4(b)は、図4(a)のA3-A3線で切断した断面図である。

【図5】

図5(a)は、本発明の第1実施形態に係る傾斜角センサの製造工程を示す平面図、図5(b)は、図5(a)のA4-A4線で切断した断面図である。

【図6】

図6(a)は、本発明の第1実施形態に係る傾斜角センサの製造工程を示す平面図、図6(b)は、図6(a)のA5-A5線で切断した断面図である。

【図7】

図7(a)は、本発明の第1実施形態に係る傾斜角センサの製造工程を示す平面図、図7(b)は、図7(a)のA6-A6線で切断した断面図である。

【図8】

図8(a)は、本発明の第1実施形態に係る傾斜角センサの製造工程を示す平面図、図8(b)は、図8(a)のA7-A7線で切断した断面図である。

【図9】

図9 (a) は、本発明の第1実施形態に係る傾斜角センサの製造工程を示す平面図、図9 (b) は、図9 (a) のA8-A8線で切断した断面図である。

【図10】

本発明の第1実施形態に係る傾斜角センサの製造工程を示す断面図である。

【図11】

本発明の一実施形態に係る傾斜角センサの半田バンプの製造工程の一例を示す断面図である。

【図12】

本発明の一実施形態に係る傾斜角センサの半田バンプの製造工程の一例を示す断面図である。

【図13】

本発明の一実施形態に係る傾斜角センサの半田バンプの製造工程の一例を示す断面図である。

【図14】

図14(a)は、本発明の第2実施形態に係る傾斜角センサの構成を示す平面図、図14(b)は、図14(a)のB1-B1線で切断した断面図である。

【図15】

図15(a)は、本発明の第2実施形態に係る傾斜角センサの製造工程を示す 平面図、図15(b)は、図15(a)のB2-B2線で切断した断面図である

【図16】

図16(a)は、本発明の第2実施形態に係る傾斜角センサの製造工程を示す 平面図、図16(b)は、図16(a)のB3-B3線で切断した断面図である

【図17】

図17 (a) は、本発明の第2実施形態に係る傾斜角センサの製造工程を示す

平面図、図17(b)は、図17(a)のB4-B4線で切断した断面図である

【図18】

図18(a)は、本発明の第2実施形態に係る傾斜角センサの製造工程を示す 平面図、図18(b)は、図18(a)のB5-B5線で切断した断面図である

【図19】

図19 (a) は、本発明の第2実施形態に係る傾斜角センサの製造工程を示す 平面図、図19 (b) は、図19 (a) のB6-B6線で切断した断面図である

【図20】

図20(a)は、本発明の第2実施形態に係る傾斜角センサの製造工程を示す 平面図、図20(b)は、図20(a)のB7-B7線で切断した断面図である

【図21】

図21(a)は、本発明の第2実施形態に係る傾斜角センサの製造工程を示す 平面図、図21(b)は、図21(a)のB8-B8線で切断した断面図である

【図22】

本発明の第2実施形態に係る傾斜角センサの製造工程を示す断面図である。

【図23】

図23(a)は、従来の傾斜角センサの概略構成を示す斜視図、図23(b)は、従来の傾斜角センサの概略構成を示す断面図、図23(c)は、従来の傾斜角センサのピエゾ抵抗の部分を拡大して示す断面図である。

【図24】

図24(a)は、従来の傾斜角センサのX、Y方向への加速時における各ピエ ゾ抵抗の増減を示す図、図24(b)は、従来の傾斜角センサのZ方向への加速 時における各ピエゾ抵抗の増減を示す図である。

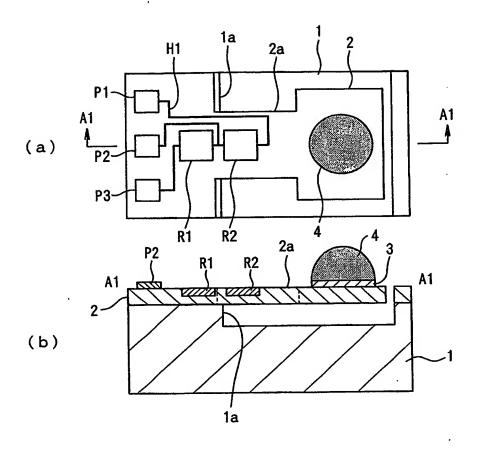
【符号の説明】

- 1 支持部材
- 1 a 凹部
- 2、11 シリコン基板
- 2a、22a くびれ
- 3, P1~P3, 12a, 12b, 23, P21~P23 AlMyド
- 4、24 半田バンプ
- R1、R2、R21、R22 ピエゾ抵抗
- H1、H21 配線
- L1、L2、L11、L12 ダイシングライン
- 5、25 金ワイヤ
- 6、26 パッケージ
- 7、27 端子
- 8、28 蓋
- 13 UBM膜
- 14 レジスト・
- 14a 開口部 .
- 15 電解銅メッキ層
- 16 電解半田メッキ層
- 20 シリコン酸化膜
- 20a 隙間
- 21 シリコン基板
- 22 シリコン層 .

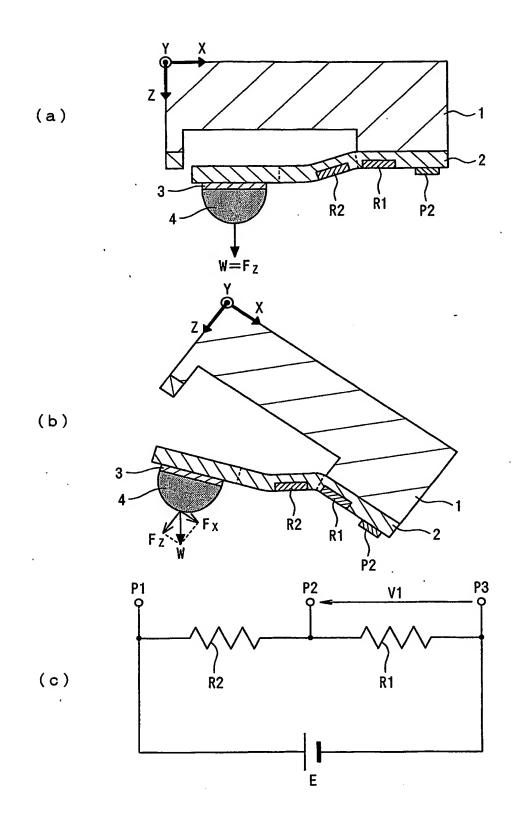
【書類名】

図面

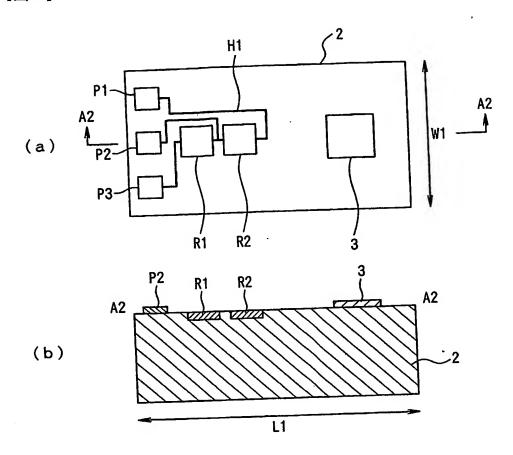
【図1】



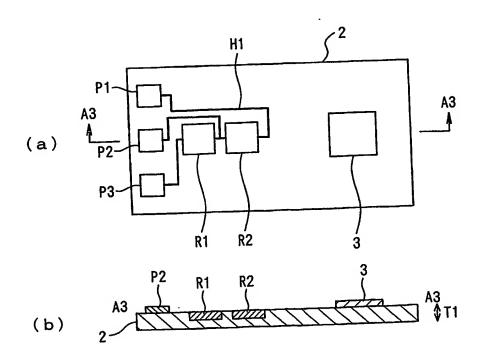
## 【図2】



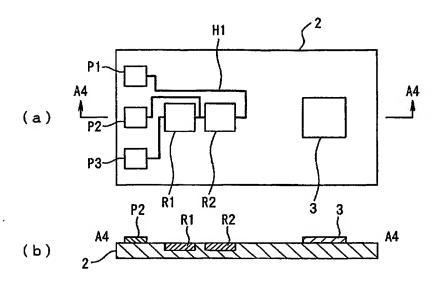
## 【図3】

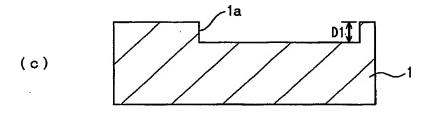


## 【図4】

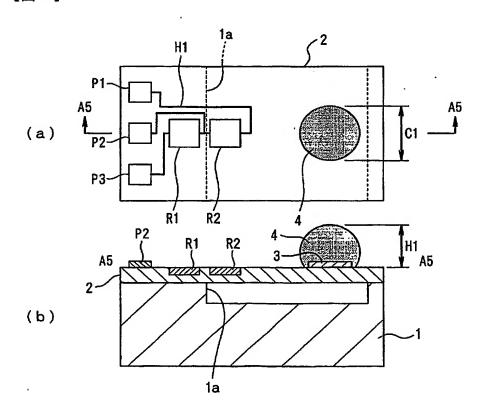


## 【図5】

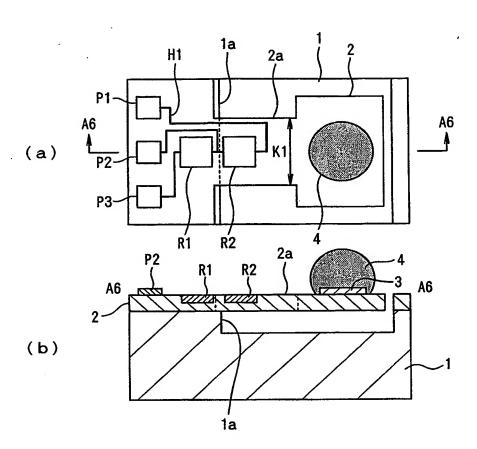




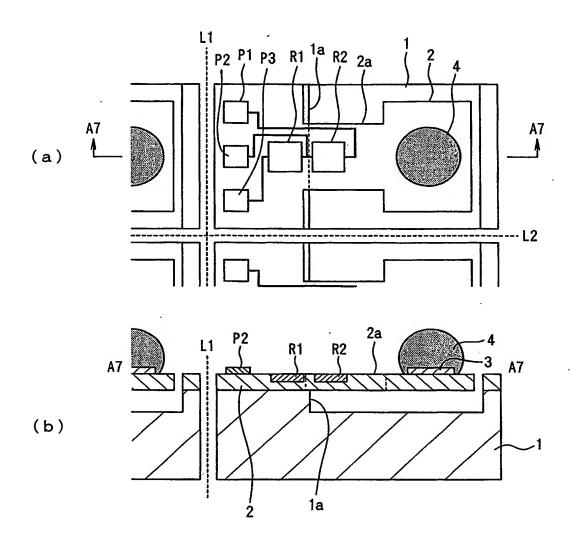
## 【図6】



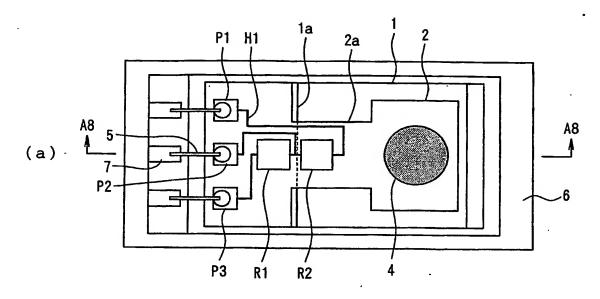
## [図7]

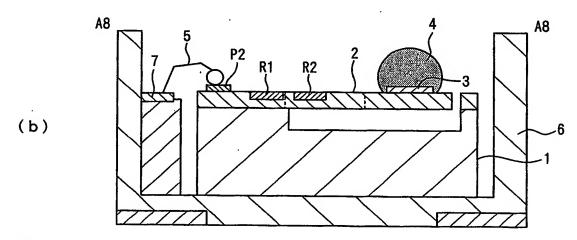


## 【図8】

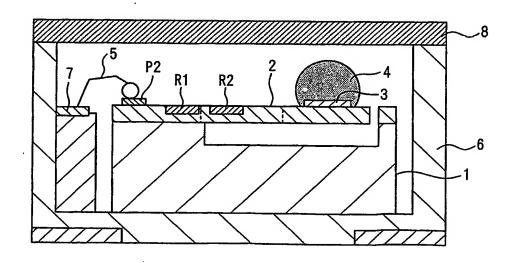


## 【図9】

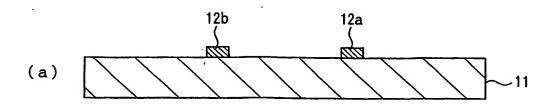


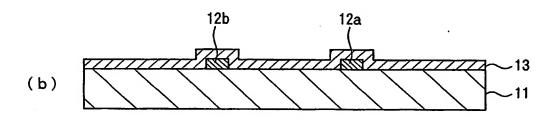


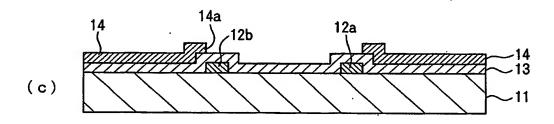
【図10】

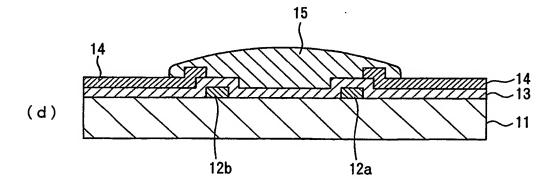


## 【図11】

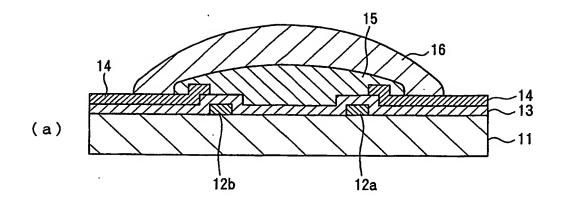


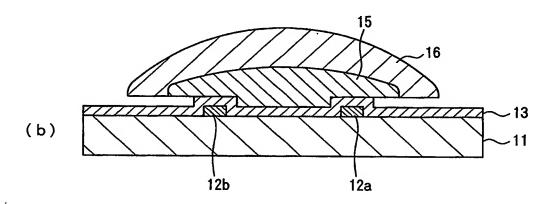


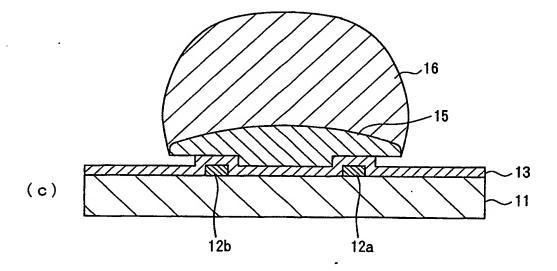




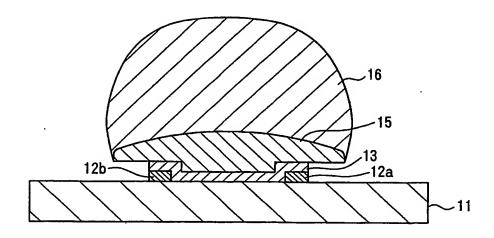




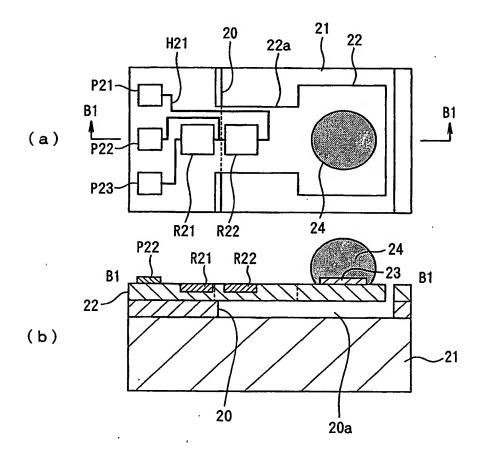




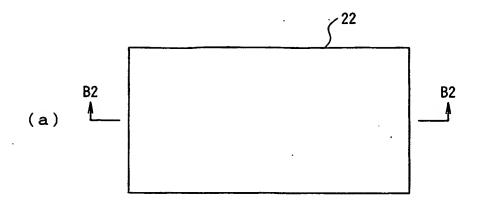
【図13】

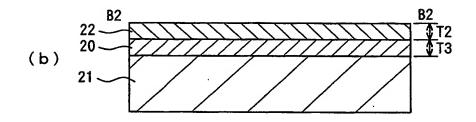


【図14】

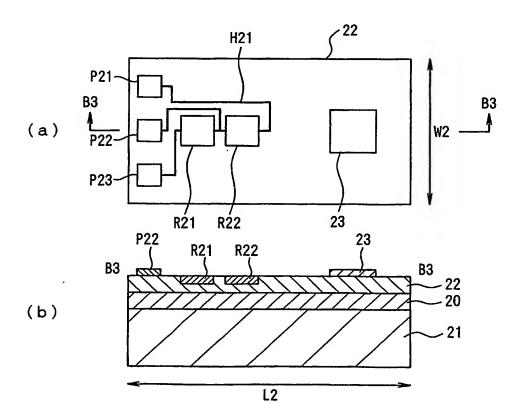


【図15】

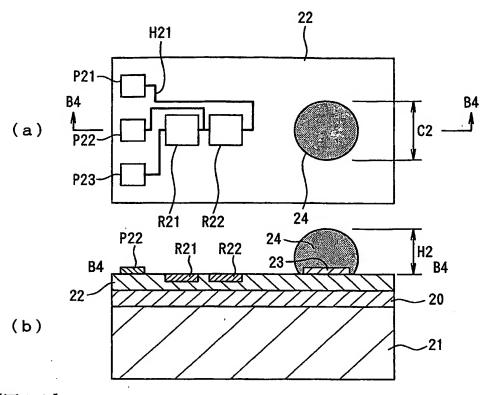




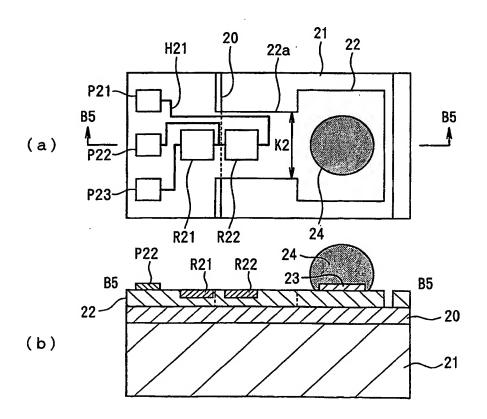
【図16】



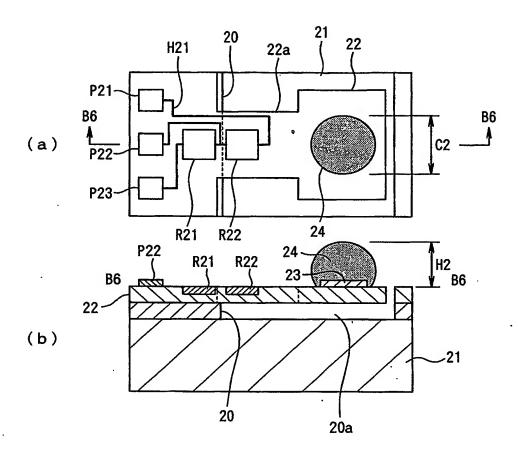
## 【図17】



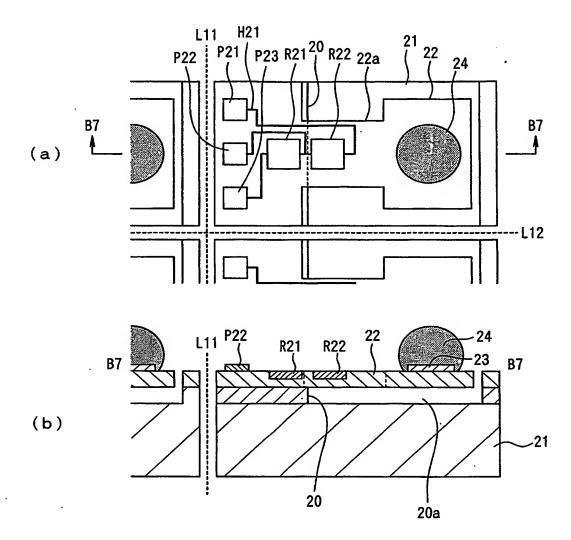
【図18】



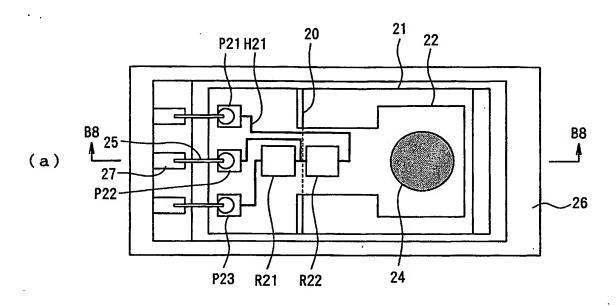
【図19】

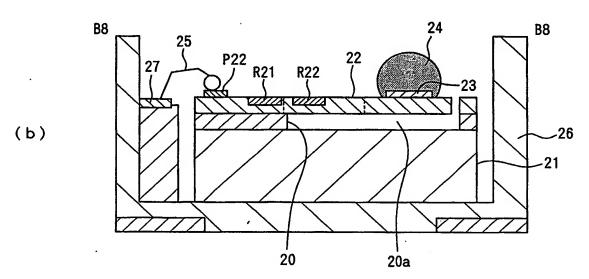


## 【図20】

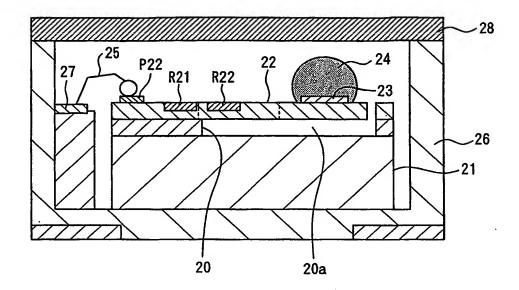


## 【図21】

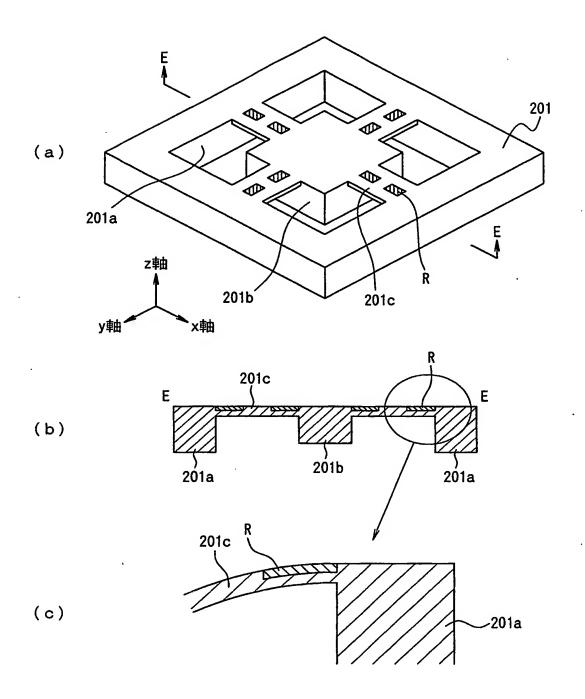




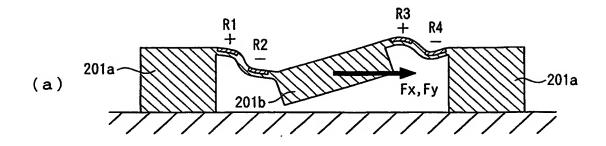
【図22】

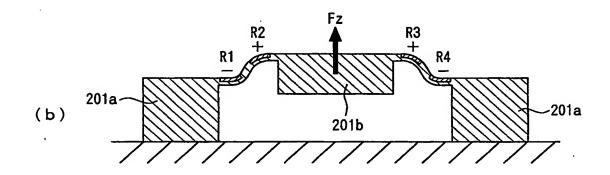


## 【図23】



【図24】





【書類名】

要約書

【要約】

【課題】 ピエゾ抵抗が形成された基板の裏面を選択的にエッチングすることなく、錘部材を形成することが可能な傾斜角センサを提供する。

【解決手段】 ピエゾ抵抗R1、R2が形成されたシリコン基板2の裏面を、撓 み可能な厚みまで均一に研削し、支持部材1によりシリコン基板2の一端を裏面 から支持するとともに、シリコン基板1の他端に半田バンプ4を設ける。

【選択図】

図 1

## 出願人履歴情報

識別番号 [00000033]

1. 変更年月日

2001年 1月 4 日

[変更理由]

名称変更

住 所

大阪府大阪市北区堂島浜1丁目2番6号

氏 名

旭化成株式会社